

## いただいたコメント

AIが使用されることで電気がたくさん使われることが知られていないように思います。省電力の研究は大事だと思います。

積層構造のチップはアナログ回路設計の視点から考えると、考慮すべき事項がかなり多そうです。やはりまずはデジタル回路からになるのでしょうか？アナログへの適用はいつになりそうですか？

## 拠点長からのフィードバック

AIの電力消費の課題に向けては、AIモデルの軽量化や半導体デバイスの省電力化など国内外でさまざまな解決策が研究されています。

様々なデバイスでの3次元積層化技術が検討されています。

本研究拠点も最先端技術の研究開発に積極的に取り組み、持続可能な社会の実現に貢献していきます。